

MIDAM MLIO modbus – 3 x DO, 4 x AI, 1 x AO

název	adresa	typ	popis	poznámka
modul LSB	1 LSB	R	identifikace modulu spodní byte	modul má identifikaci 0104hex
modul MSB	1 MSB	R	identifikace modulu vrchní byte	
firmware LSB	2 LSB	R	verze firmware spodní byte	verze FW (v dec vyjádření) vždy odpovídá verzi tohoto dokumentu; např: FW 13h (19dec) = dokument V 01900 první 3 čísllice verze FW druhé 2 číslice revize dokumentu
firmware MSB	2 MSB	R	verze firmware vrchní byte	
status LSB	3 LSB	R, W RAM	status modulu spodní byte bit 0 – povolí zápis do eeprom bit 4 – inicializace eeprom bit 5 – offset kalibrace bit 6 – span kalibrace bit 7 – povolí kalibraci	inicializace eeprom se provede byl-li při startu switch init zapnut, a při zápisu bitu 4 do 1 musí být switch vypnut (indikováno bitem 2 v status MSB) povolení kalibrace se provede zápisem bitu 7 do 1 (indikováno bitem 3 v status MSB) offset kalibrace se provede zápisem 0 (před tím musí být v 1) na bit 7 a zápisem 1 na bit 5. Po skalibrování se bit 5 sám nuluje. span kalibrace se provede zápisem 0 (před tím musí být v 1) na bit 7 a zápisem 1 na bit 6. Po skalibrování se bit 6 sám nuluje.
status MSB	3 MSB	R	status modulu vrchní byte bit 0 - 0 normal mode - 1 init mode bit 1 - 1 při dalším zápisu dat do paměti, která se ukládá do eeprom se všechna data zapíšou do eeprom - 0 při dalším zápisu dat se přijatá data zapíšou pouze do RAM bit 2 – 1 – eeprom inicializována bit 3 – 1 - kalibrace povolena bit 4 - 0 bit 5 - 1 bit 6 - 0 bit 7 - 1	

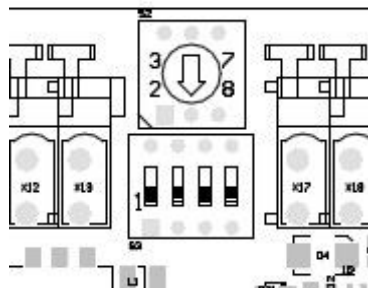
adresa	4 LSB	R,W eeprom (0x01)	adresa modulu	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna adresy až po restartu) toto je aktuální adresa modulu, která se konfiguruje buď sw nebo na hw přes pianko a rotační enkodér
baud rate (přenosová rychlost)	4 MSB	R,W eeprom (9600 bps, 13dec)	komunikace bez parity 10dec ... 1 200bps 11dec ... 2 400bps 12dec ... 4 800bps 13dec ... 9 600bps 14dec ... 19 200bps 15dec ... 38 400bps 16dec ... 57 600bps 17dec ... 115 200bps	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna rychlosti až po restartu)
vstupní rozsah pro kanály AI1, AI2	5 LSB	R (0x11)	2 ... napětí 0V až 10 V (pouze kanál 1 a 2) 3 ... odpor 0 až 1600 ohm	bit 0 – bit 3... kanál 1 bit 4 – bit 7... kanál 2
vstupní rozsah pro kanály AI3, AI4	5 MSB	R (0x12)		bit 0 – bit 3... kanál 3 bit 4 – bit 7... kanál 4
hodnota spínání SSR	6 LSB 6 MSB	R,W eeprom (0x32)	Na desce je jedno SSR které je spřaženo s analogovým výstupem. Hodnota v tomto registru udává kdy se toto relé sepne. Hodnota je platná na 1 des. místo. Tedy 50 (0x32) je 5V . SSR bude tedy od 0-5V rozeplé a od 5.1V do 10.0V sepnuté.	Pokud se do tohoto registru zadá 0. Lze SSR ovládat přes registr relé (9LSB)
hystereze SSR	7 LSB 7 MSB	R,W eeprom (0x1)	tento registr udává hysterezi pro spínání SSR relé. Souvisí s registrem hodnota spínání SSR 6LSB,MSB hodnota je na 1 des míst 1 = 0.1V	pokud je v tomto registru zadáno 2 dec a v registru 6 je zadáno 50dec. SSR bude spínat při 5,2V a rozepínat při 4,8V
rele state	8 LSB	R,W eeprom (0x00)	relátka se sepnou nebo rozepnou (stav udávají odpovídající bity) jestliže modul nebyl stanovený čas dotázán a v proměnné rele com je u příslušného bitu nastavena 1	bit 0 je relé 1 bit 1 je relé 2
rele time	8 MSB	R,W eeprom (0x00)	času [s] po kterém při nekomunikaci dojde k nastavení relátek do požadovaného stavu	je-li hodnota nastavena na 0 tak se při nekomunikaci nic neděje

rele start enable	9 LSB	R,W eeprom (0x00)	povolení nastavení relé při startu 0 – na jednotlivých bitech odpovídajících relátkům znamená, že při startu procesoru s jednotlivými relátky nic neděje 1 – na jednotlivých bitech odpovídajících relátkům znamená, že při startu procesoru se relátka nastaví dle hodnot v byte rele start	bit 0 je relé 1 bit 1 je relé 2
rele start	9 MSB	R,W eeprom (0x00)	stav relé po připojení napájení	bit 0 je relé 1 bit 1 je relé 2
rele	10 LSB	R, W RAM	zapínání/vypínání releových výstupů (DO1-DO3)	bit 0 je relé 1 bit 1 je relé 2 bit 2 je SSR
rezerva	10 MSB			
hodnota AO	11 LSB	R,W RAM	hodnota pro analogový výstup, ovládání analogového výstupu hodnota je platná na 1.des místo maximální hodnota je 100dec	0 = 0V 100 = 10V
	11 MSB	R,W RAM		
rele com	12 LSB	R,W eeprom (0x00)	0 – na jednotlivých bitech odpovídajících relátkům znamená, že při nekomunikaci se nic neděje 1 – na jednotlivých bitech odpovídajících relátkům znamená, že při nekomunikaci se nastaví na výstup hodnota v byte rele state	bit 0 je rele 1 bit 1 je rele 2
	12 MSB			
rezerva	13 LSB			
rezerva	13 MSB			
hodnota kanálu AI1 napětí	14 LSB	R RAM	hodnoty jednotlivých kanálů napětí Pt 1000 0 _{dec} ... -50,00°C 20000 _{dec} ... 150,00°C 0 až 10V 0 _{dec} ... 0,00V 9999 _{dec} ... 10,00V 0 až 1600ohm 0 _{dec} ... 0,0ohm 16000 _{dec} ... 1600,0ohm	naměřené hodnoty na jednotlivých analogových vstupních kanálech
	14 MSB	R RAM		
hodnota kanálu AI2 napětí	15 LSB	R RAM		
	15 MSB	R RAM		
hodnota kanálu AI3 napětí	16 LSB	R RAM		
	16 MSB	R RAM		
hodnota kanálu AI4 napětí	17 LSB	R RAM		
	17 MSB	R RAM		
hodnota kanálu AI1 odpor	18 LSB 18 MSB	R RAM		

NASTAVOVÁNÍ ADRESY

Adresa se nastavuje buď softwarově nebo hardwarově přes piánko a enkodér. Nastavením přepínače **2 na piánku se zapne hardwarové adresování**. Přepínačem **3 se k adrese přičte 20 a přepínačem 4 se přičte 10. Enkodérem se nastavují jednotky**. Toto nastavení se projeví až po restartu modulu. Pokud je hardwarově adresa nastavena na 0 fw ji přepíše na 1.

Přepínač 1 na piánku slouží jako **INIT**.



POSTUP KALIBRACE MODULU

povolení kalibrace se provede zápisem bitu 7 do 1 v registru status LSB (indikováno bitem 3 v status MSB)

offset kalibrace se spustí zápisem 0 (před tím musí být v 1) na bit 7 a zápisem 1 na bit 5 do registru status LSB

span kalibrace se provede zápisem 0 (před tím musí být v 1) na bit 7 a zápisem 1 na bit 6 do registru status LSB

Vždy se nejprve kalibruje offset a potom span.

Kalibruje se na prvním kanále.

Rozsahy se nastavují HW prepínacem (je jedno zda se kalibruje nejdrive napeti nebo odpor)

U odporoveho rozsahu se kalibruje 0-1600ohm a 0-5000ohm

Prepinac na prvni kanale musí byt při kalibraci odporu vždy prepnut na odporovy rozsah.

Prepinac na druhem kanale urcuje jaky odporovy rozsah se bude kalibrovat.

pohla prepínace na druhem kanale.

odpor = rozsah 0-5000ohm

napeti = rozsah 0-1600ohm

SPI KOMUNIKACE

- 1B – status TX od mastera, bit 7 povoli kal. bit 6 span kal. bit 5 offset kal
- 2B – status RX od slave pro kontrolu aby master vedel co se ve slave deje
- 3B – rozsah AI4 a rozsah AI3 – 4bity jsou pro jeden rozsah
- 4B – rozsah AI2 a rozsah AI1 – 4bity jsou pro jeden rozsah
- 5B – hodnota napětí AI1 MSB
- 6B – hodnota napětí AI1 LSB
- 7B – hodnota napětí AI2 MSB
- 8B – hodnota napětí AI2 LSB
- 9B – hodnota napětí AI3 MSB
- 10B – hodnota napětí AI3 LSB
- 11B – hodnota napětí AI4 MSB
- 12B – hodnota napětí AI4 LSB
- 13B – hodnota odporu AI1 MSB
- 14B – hodnota odporu AI1 LSB
- 15B – hodnota odporu AI2 MSB
- 16B – hodnota odporu AI2 LSB
- 17B – hodnota odporu AI3 MSB
- 18B – hodnota odporu AI3 LSB
- 19B – hodnota odporu AI4 MSB
- 20B – hodnota odporu AI4 LSB
- 21B – hodnota teploty AI1 MSB
- 22B – hodnota teploty AI1 LSB
- 23B – hodnota teploty AI2 MSB
- 24B – hodnota teploty AI2 LSB
- 25B – hodnota teploty AI3 MSB
- 26B – hodnota teploty AI3 LSB
- 27B – hodnota teploty AI4 MSB
- 28B – hodnota teploty AI4 LSB

Revize:

31.5.2013 ver. 00100
Výchozí verze MB mapy.