

## MT020 modbus – poruchový transparent

- **najednou lze vyčíst maximálně 7 wordů (tj. 14byte)**
- **bitově lze adresovat prvních 128 bitů (tj. celý rozsah lze bitově adresovat)**

název	adresa	typ	popis	poznámka
modul LSB	1 LSB	R	identifikace modulu spodní byte	modul má identifikaci 0800hex
modul MSB	1 MSB	R	identifikace modulu vrchní byte	
firmware LSB	2 LSB	R	verze firmware spodní byte	verze FW (v dec vyjádření) <b>vždy</b> odpovídá verzi tohoto dokumentu; např: <b>FW 13h (19dec) = document V 01900</b> první 3 číslice verze FW druhé 2 číslice revize dokumentu
firmware MSB	2 MSB	R	verze firmware vrchní byte	
status LSB	3 LSB	R, W ram	status modulu spodní byte <b>bit 0</b> – povolí zápis do eeprom	
status MSB	3 MSB	R	status modulu vrchní byte <b>bit 0</b> - 0 normal mode - 1 init mode <b>bit 1</b> - 1 při dalším zápisu dat do paměti, která se ukládá do eeprom se <b>všechna</b> data zapíší do <b>eeprom</b> - 0 při dalším zápisu dat se <b>přijatá</b> data zapíší <b>pouze do RAM</b> <b>bit 2</b> <b>bit 3</b> <b>bit 4</b> - 0 <b>bit 5</b> - 1 <b>bit 6</b> - 0 <b>bit 7</b> - 1	
adresa	4 LSB	R,W eeprom (0x01)	adresa modulu	<b>!! POZOR !!</b> změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna adresy až po restartu)
baud rate (přenosová rychlost)	4 MSB	R,W eeprom (9600 bps, 13dec)	komunikace bez parity 10dec ... 1200bps 11dec ... 2400bps 12dec ... 4800bps 13dec ... 9600bps 14dec ... 19200bps	<b>!! POZOR !!</b> změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna rychlosti až po restartu)

inputs settings	5 LSB, MSB	R,W eeprom (0xFFFF)	konfigurace alarmů <b>0</b> – na jednotlivých bitech znamená, že se alarm spouští při nepřipojeném napětí na příslušném vstupu <b>1</b> – na jednotlivých bitech znamená, že se alarm spouští při připojení napětí na příslušný vstup	bit 0 – DI1 bit 1 – DI2 bit 2 – DI3 bit 3 – DI4 bit 4 – DI5 bit 5 – DI6 bit 6 – DI7 bit 7 – DI8 bit 8 – DI9 bit 9 – DI10 bit 10 – DI11 bit 11 – DI12 bit 12 – ACK bit 13 – TEST
relay settings	6 LSB, MSB	R,W eeprom (0xFFFF)	konfigurace sumárního relé <b>0</b> – na jednotlivých bitech znamená, že se při aktivaci příslušného vstupu sumární relé nesepe <b>1</b> – na jednotlivých bitech znamená, že se při aktivaci příslušného vstupu sumární relé sepe	bit 0 – DI1 bit 1 – DI2 bit 2 – DI3 bit 3 – DI4 bit 4 – DI5 bit 5 – DI6 bit 6 – DI7 bit 7 – DI8 bit 8 – DI9 bit 9 – DI10 bit 10 – DI11 bit 11 – DI12
tests	7 LSB, MSB	R,W ram	slouží ke spouštění testu (TEST) nebo k potvrzování alarmů (ACK). Vyvolání alarmu se provede zapsáním příslušného bitu do log. 1.	bit 0 – DI1 bit 1 – DI2 bit 2 – DI3 bit 3 – DI4 bit 4 – DI5 bit 5 – DI6 bit 6 – DI7 bit 7 – DI8 bit 8 – DI9 bit 9 – DI10 bit 10 – DI11 bit 11 – DI12 bit 12 – ACK bit 13 – TEST
relay	8 LSB	R ram		bit 0 – aktuální stav sumárního relé
	8 MSB		rezerva	
inputs	9 LSB, MSB	R ram	aktuální stav všech digitálních vstupů které modul obsahuje	bit 0 – DI1 bit 1 – DI2 bit 2 – DI3 bit 3 – DI4 bit 4 – DI5 bit 5 – DI6 bit 6 – DI7 bit 7 – DI8 bit 8 – DI9 bit 9 – DI10 bit 10 – DI11 bit 11 – DI12 bit 12 – ACK bit 13 – TEST

alarms	10 LSB, MSB	R ram	vyvolané alarmy, které buď sami odezněli nebo stále trvají a čekají na potvrzení tlačítkem (nebo přes modbus). Po potvrzení se register nuluje.	bit 0 - DI1 bit 1 - DI2 bit 2 - DI3 bit 3 - DI4 bit 4 - DI5 bit 5 - DI6 bit 6 - DI7 bit 7 - DI8 bit 8 - DI9 bit 9 - DI10 bit 10 - DI11 bit 11 - DI12
--------	----------------	-------	--	---

**Revize:**

18.1.2011 ver. 100

Výchozí verze po rozdělení celkové MB mapy.

22.3.2011 ver. 101

Konečná podoba mapy po diskuzi s Honzou Vidimem

23.9.2011 ver. 00400

Přejmenování dokumentu podle dohodnuté konverze – viz. Dokument vytvoreni\_documentu.pdf