

MIDAM Alarm 010 modbus – 8 digitálních vstupů 6 alarm LED, pípák, RESET tlačítko firmware version 1

- **najednou lze vyčíst maximálně 7 wordů (tj. 14byte)**
- **bitově lze adresovat prvních 112 bitů (tj. celý rozsah lze bitově adresovat)**

název	adresa	typ	popis	poznámka
modul LSB	1 LSB	R	identifikace modulu spodní byte	modul má identifikaci 0120hex
modul MSB	1 MSB	R	identifikace modulu vrchní byte	
firmware LSB	2 LSB	R	verze firmware spodní byte	hodnota 01
firmware MSB	2 MSB	R	verze firmware vrchní byte	hodnota 00
status LSB	3 LSB	R, W RAM	status modulu spodní byte bit 0 – povolí zápis do eeprom	
status MSB	3 MSB	R	status modulu vrchní byte bit 0 - 0 normal mode - 1 init mode bit 1 - 1 při dalším zápisu dat do paměti, která se ukládá do eeprom se všechna data zapíšou do eeprom - 0 při dalším zápisu dat se přijatá data zapíšou pouze do RAM bit 2 bit 3 bit 4 - 0 bit 5 - 1 bit 6 - 0 bit 7 - 1	
adresa	4 LSB	R,W eeprom	adresa modulu	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna adresy až po restartu)
baud rate (přenosová rychlost)	4 MSB	R,W eeprom	komunikace bez parity 10dec ... 1 200bps 11dec ... 2 400bps 12dec ... 4 800bps 13dec ... 9 600bps 14dec ... 19 200bps 15dec ... 38 400bps 16dec ... 57 600bps 17dec ... 115 200bps	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna rychlosti až po restartu)
vstupy	5 LSB	R	vyčítání jednotlivých vstupů	bit 0 je vstup 1 ... bit 7 je vstup 8

latched value	5 MSB	R	zachycené hodnoty 0 - jestliže po povolení zachytávání nedošlo na jednotlivých bitech k výskytu zachycovaného stavu 1 - jestliže po povolení zachytávání došlo na jednotlivých bitech k výskytu zachycovaného stavu	vynulování jednotlivých bitů se provede zakázáním a opětovným povolením příslušných bitů – viz registr latch enable
latch state	6 LSB	R,W eeprom	stav který se bude zachytávat 0 – bude se zachytávat log. 0 1 – bude se zachytávat log. 1	
input as alarm	6 MSB	R,W eeprom	povolení vstupu jako alarm (platí pro 1. šest vstupů DI1 až DI6) 0 – odpovídající vstup nebude jako alarmový 1 – odpovídající vstup bude jako alarmový	jestliže je na jednotlivých digitálních vstupech 1 (platí pro 1. šest vstupů DI1 až DI6) a je-li v tomto registru povolen vstup jako alarm při 1 na daném vstupu se vyvolá odpovídající alarm
alarm	7 LSB	R,W RAM	alarmový registr (platí pro 1. šest bitů bit0 až bit5 a bit7) bit0 až bit5 – 1 alarm je aktivní bit0 až bit5 – 0 alarm je neaktivní bit6 – 1 zakázání pípání při aktivním alarmu bit6 – 0 povolení pípání při aktivním alarmu	zápisem 1 na příslušný bit v registru se vyvolá alarm alarm trvá až do zmáčknutí tlačítka
latch enable	7 MSB	R,W RAM	zapínání funkce latchování pro jednotlivé vstupy – zápisem 1 se hodnota registru latched value u daného bitu změní na log. 0 a zůstane v nule do doby zachycení požadované hodnoty po RESETU je nastaven na celý registr na hodnotu 0	vynulování jednotlivých zachycených bitů v registru latched value se provede přechodem jednotlivých bitů z log. 0 do log.1 (zakázáním a opětovným povolením funkce latchování u jednotlivých bitů)

Revize:

10.2.2009 ver. 100

Výchozí verze po rozdělení celkové MB mapy.