

MIDAM MW 240 modbus – 2 x DI, 2 x DO

- **najednou lze vyčíst maximálně 13 wordů (tj. 26byte)**

název	adresa	typ	popis	poznámka
modul LSB	1 LSB	R	identifikace modulu spodní byte	modul má identifikaci
modul MSB	1 MSB	R	identifikace modulu vrchní byte	0A24hex
firmware LSB	2 LSB	R	verze firmware spodní byte	
firmware MSB	2 MSB	R	verze firmware vrchní byte	
status LSB	3 LSB	R, W RAM	status modulu spodní byte bit 0 – povolí zápis do eeprom bit 4 – inicializace eeprom	inicializace eeprom se provede byl-li při startu switch init zapnut, a při zápisu bitu 4 do 1 musí být switch vypnut (indikováno bitem 2 v status MSB)
status MSB	3 MSB	R	status modulu vrchní byte bit 0 - 0 normál mode - 1 init mode bit 1 - 1 při dalším zápisu dat do paměti, která se ukládá do eeprom se všechna data zapíšou do eeprom - 0 při dalším zápisu dat se přijatá data zapíšou pouze do RAM bit 2 - 1 – eeprom inicializována bit 3 - 0 bit 4 - 0 bit 5 - 1 bit 6 - 0 bit 7 - 1	
adresa	4 LSB	R,W eeprom (0x01)	adresa modulu	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna adresy až po restartu)
baud rate (přenosová rychlost)	4 MSB	R,W eeprom (0x0d)	komunikace bez parity 10dec ... 1 200bps 11dec ... 2 400bps 12dec ... 4 800bps 13dec ... 9 600bps 14dec ... 19 200bps 15dec ... 38 400bps 16dec ... 57 600bps 17dec ... 115 200bps	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna rychlosti až po restartu)

SW config 1	5 LSB	R,W eeprom (0x05)	<p>při hraně na vstupu dojde ke změně stavu relé (hrana) bit 0 – vstup0 → rele0 bit 1 – vstup1 → rele1 bit 2 – vstup0 → rele1 bit 3 – vstup1 → rele0</p> <p>kopíruje stav, ale k zápisu na příslušné relé dojde pouze při změně stavu vstupu (změna stavu) bit 4 – vstup0 → rele0 bit 5 – vstup1 → rele1 bit 6 – vstup0 → rele1 bit 7 – vstup1 → rele0</p>	<p>log. 0 na příslušném bitu – funkce kopírování vypnuta log. 1 na příslušném bitu zapíná funkci kopírování vstupu na relé</p>
SW config 2	5 MSB	R,W eeprom (0x00)	<p>kopíruje stav vstupu na relé (kopírování tlačítek) (stav relé dle vstupu se zapisuje trvale) bit 0 – vstup0 → rele0 bit 1 – vstup1 → rele1 bit 2 – vstup0 → rele1 bit 3 – vstup1 → rele0</p>	<p>log. 0 na příslušném bitu – funkce kopírování vypnuta log. 1 na příslušném bitu zapíná funkci kopírování vstupu na relé</p>
SW / MB config 1	6 LSB	R,W eeprom (0x00)	<p>bit 0 – při reakci na impuls modul spíná na náběžnou/sestupnou hranu bit 1 – priorita nastavení relé 0 v režimu stav (viz. MB config 1) bit 2 – priorita nastavení relé 1 v režimu stav (viz. MB config 1)</p>	<p>bit 0 log. 0 modul spíná na náběžnou hranu bit 0 log. 1 modul spíná na sestupnou hranu bit 1 log. 0 větší prioritu má tlačítko bit 1 log. 1 větší prioritu má modbus</p>
MB config 1	6 MSB	R,W eeprom (0x0a)	<p>bit 0,1 – konfigurace modbus pro relé 0 bit 2,3 – konfigurace modbus pro relé 1</p>	<p>kombinace bitů 0,0 – nic se neděje kombinace bitů 0,1 (stav) – na výstup se kopíruje stav z modbus relay (trvale) kombinace bitů 1,0 (změna) – při změně stavu v modbus relay se změní stav v relay kombinace bitů 1,1 (zápis) – při zápisu do modbus relay se запиše stav do relay</p>
latch state	7 LSB	R,W eeprom	<p>stav který se bude zachytávat na digitálních vstupech 0 – bude se zachytávat log. 0 1 – bude se zachytávat log. 1</p>	

relay com	7 MSB	R,W eeprom	0 – na jednotlivých bitech odpovídajících relátkům znamená, že při nekomunikaci se nic neděje 1 – na jednotlivých bitech odpovídajících relátkům znamená, že při nekomunikaci se nastaví na výstup hodnota v byte state relay	bit 0 je relé 0 bit 1 je relé 1
relay state	8 LSB	R,W eeprom	relátka se sepnou nebo rozepnou (stav udávají odpovídající bity) jestliže modul nebyl stanovený čas dotázán a v proměnné relay com je u příslušného bitu nastavena 1	bit 0 je relé 0 bit 1 je relé 1
relay time	8 MSB	R,W eeprom	čas [s] po kterém při nekomunikaci dojde k nastavení relátka do požadovaného stavu	je-li hodnota nastavena na 0 tak se při nekomunikaci nic neděje
relay start enable	9 LSB	R,W eeprom	povolení nastavení relé při startu 0 – na jednotlivých bitech odpovídajících relátkům znamená, že při startu procesoru s jednotlivými relátky nic neděje 1 – na jednotlivých bitech odpovídajících relátkům znamená, že při startu procesoru se relátka nastaví dle hodnot v byte relay start	bit 0 je relé 0 bit 1 je relé 1
relay start	9 MSB	R,W eeprom	stav relé po připojení napájení	bit 0 je relé 0 bit 1 je relé 1
modbus relay	10 LSB	R, W RAM	hodnota kterou požaduje modbus	bit 0 je relé 0 bit 1 je relé 1
not used	10 MSB	R,W RAM		
latch enable	11 LSB	R,W RAM	zapínání funkce latching pro jednotlivé vstupy – zápisem 1 se hodnota registru latched value u daného bitu změní na log. 0 a zůstane v nule do doby zachycení požadované hodnoty po RESETU je nastaven na celý registr na hodnotu 0	vynulování jednotlivých zachycených bitů v registru latched value se provede přechodem jednotlivých bitů z log. 0 do log.1 (zakázáním a opětovným povolením funkce latching u jednotlivých bitů)
not used	11 MSB	R, W RAM		
vstupy	12 LSB	R RAM	vyčítání jednotlivých digitálních vstupů (DI0-DI1)	bit 0 je relé 0 bit 1 je relé 1

latched value	12 MSB	R RAM	zachycené hodnoty 0 - jestliže po povolení zachytávání nedošlo na jednotlivých bitech k výskytu zachycovaného stavu 1 - jestliže po povolení zachytávání došlo na jednotlivých bitech k výskytu zachycovaného stavu	vynulování jednotlivých bitů se provede zakázáním a opětovným povolením příslušných bitů – viz registr latch enable
relay	13 LSB	R RAM	aktuální stav reléových výstupů	bit 0 je relé 0 bit 1 je relé 1
tlačítka	13 MSB	R RAM	požadovaný stav relé od tlačítek	bit 0 je tlačítko 0 bit 1 je tlačítko 1

Revize:

26.4.2010 ver. 100

Vznik tohoto dokumentu.

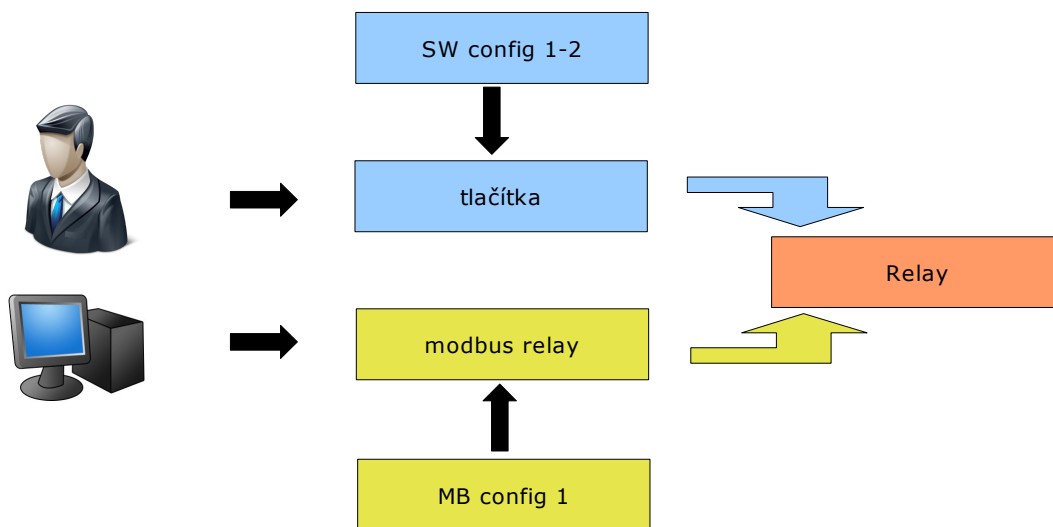
28.4.2010 ver. 101

Do config 3 přidána volba bitu 0

1.6.2010 ver 102

Mapa předělána podle nových požadavků DOMATU

Obecné schéma funkce

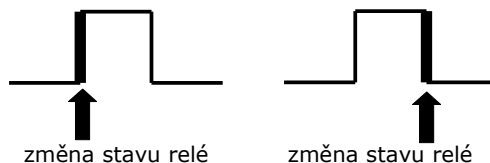


Příklady pro tlačítko 0 relé 0 (tlačítko 1, relé 1)

Diagramy pro SW config 1, SW config 2 (MB reg. 0x05)

A) HRANA

Při hraně na vstupu se změní stav relé
reaguje se na náběžnou nebo sestupnou hranu
Pro tuto konfiguraci do **SW config 1 (5LSB)**
zapsat **0x05**. Do **SW config 2 (5MSB)** zapsat **0x00**



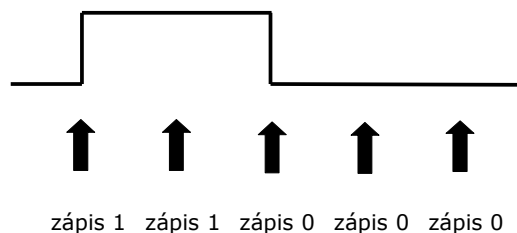
B) ZMĚNA STAVU

Kopíruje stav vstupu na výstup, do relay se zapisuje
pouze při změně stavu vstupu
Pro tuto konfiguraci do **SW config 1 (5LSB)**
zapsat **0x50**. Do **SW config 2 (5MSB)** zapsat **0x00**



C) KOPÍROVÁNÍ TLAČÍTEK

Neustále kopíruje stav vstupu na výstup
Pro tuto konfiguraci do **SW config 2** zapsat **0x05**
Do **SW config 1 (5LSB)** zapsat **0x00**



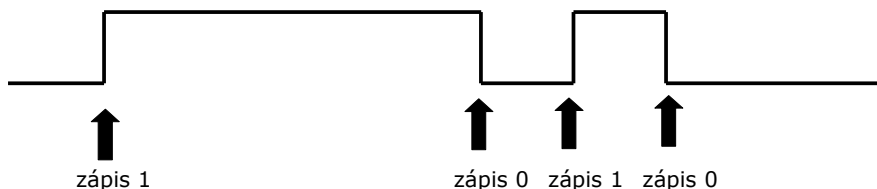
Diagramy pro MB config 1

1) STAV MB

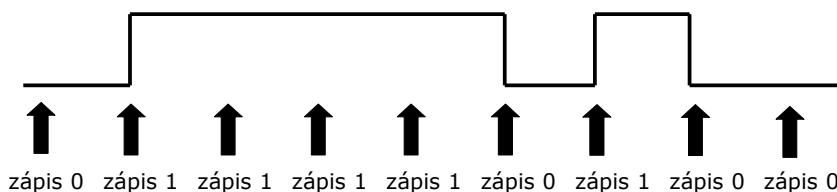
Stav z modbus relay se kopíruje do relay

Pro tuto konfiguraci do **MB config 1 (6MSB)** zapsat **0x05**

modbus relay



relay

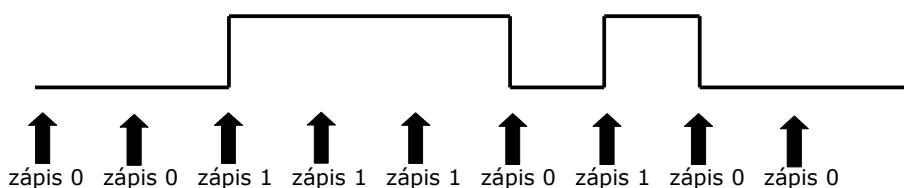


2) ZMĚNA MB

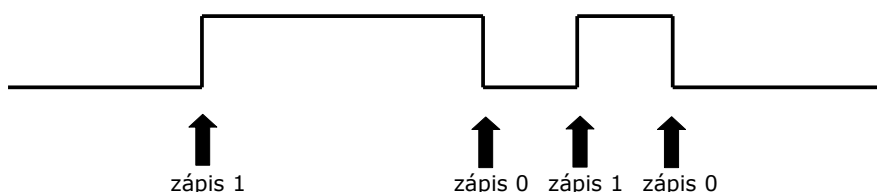
Při změně stavu **modbus relay** se zapíše stav do **relay**

Pro tuto konfiguraci do **MB config 1 (6MSB)** zapsat **0x0a**

modbus relay



relay

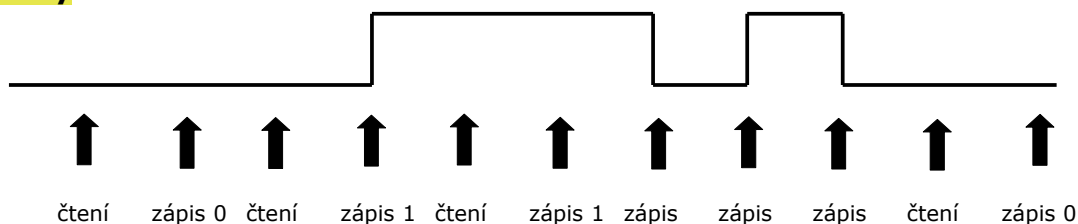


3) ZÁPIS PO MB

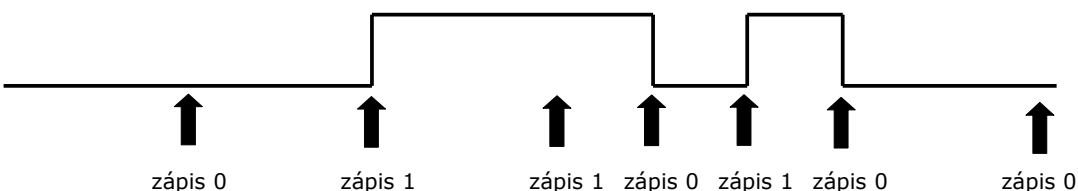
Při zápisu do **modbus relay** se zapíše stav na **relay**

Pro tuto konfiguraci do **MB config 1 (6MSB)** zapsat **0x0f**

modbus relay



relay



Poznámka:

Jestliže je zvolena konfigurace **C) kopírování tlačítek** současně s **A) stav MB** volba priority se volí v registru **SW / MB config 1 (6 LSB)**.