

MIDAM 300 modbus – 8 výstupů typu otevřený kolektor

firmware version 1

- **najednou lze vyčíst maximálně 8 wordů (tj. 16byte)**
- **bitově lze adresovat prvních 128 bitů (tj. celý rozsah lze bitově adresovat)**
- **OC – open collector (otevřený kolektor)**

název	adresa	typ	popis	poznámka
modul LSB	1 LSB	R	identifikace modulu spodní byte	modul má identifikaci
modul MSB	1 MSB	R	identifikace modulu vrchní byte	0030hex
firmware LSB	2 LSB	R	verze firmware spodní byte	hodnota 01
firmware MSB	2 MSB	R	verze firmware vrchní byte	hodnota 00
status LSB	3 LSB	R, W RAM	status modulu spodní byte bit 0 – povolí zápis do eeprom	
status MSB	3 MSB	R	status modulu vrchní byte bit 0 - 0 normal mode - 1 init mode bit 1 - 1 při dalším zápisu dat do paměti, která se ukládá do eeprom se všetchna data zapíšou do eeprom - 0 při dalším zápisu dat se přijatá data zapíšou pouze do RAM bit 2 bit 3 bit 4 - 0 bit 5 - 1 bit 6 - 0 bit 7 - 1	
adresa	4 LSB	R,W eeprom	adresa modulu	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna adresy až po restartu)
baud rate (přenosová rychlost)	4 MSB	R,W eeprom	komunikace bez parity 10dec ... 1 200bps 11dec ... 2 400bps 12dec ... 4 800bps 13dec ... 9 600bps 14dec ... 19 200bps 15dec ... 38 400bps 16dec ... 57 600bps 17dec ... 115 200bps	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna rychlosti až po restartu)

relay	5 LSB	R, W RAM	zapínání/vypínání OC výstupů	bit 0 je OC1 bit 1 je OC2 bit 2 je OC3 bit 3 je OC4 bit 4 je OC5 bit 5 je OC6 bit 6 je OC7 bit 7 je OC8
	5 MSB	R, W RAM	rezerva	
relay com	6 LSB	R,W eeprom	0 – na jednotlivých bitech odpovídajících OC znamená, že při nekomunikaci se nic neděje 1 – na jednotlivých bitech odpovídajících OC znamená, že při nekomunikaci se nastaví na výstup hodnota v byte state relay	bit 0 je OC 1 ... bit 7 je OC 8
relay state	6 MSB	R,W eeprom	OC se sepnou nebo rozepnou (stav udávají odpovídající bity) jestliže modul nebyl stanovený čas dotázan a v proměnné relay com je u příslušného bitu nastavena 1	bit 0 je OC 1 ... bit 7 je OC 8
relay time	7 LSB	R,W eeprom	času [s] po kterém při nekomunikaci dojde k nastavení OC do požadovaného stavu	je-li hodnota nastavena na 0 tak se při nekomunikaci nic neděje
relay start enable	7 MSB	R,W eeprom	povolení nastavení OC při startu 0 – na jednotlivých bitech odpovídajících OC znamená, že při startu procesoru s jednotlivými relátky nic neděje 1 – na jednotlivých bitech odpovídajících OC znamená, že při startu procesoru se relátka nastaví dle hodnot v byte relay start	bit 0 je OC 1 ... bit 7 je OC 8
relay start	8 LSB	R,W eeprom	stav OC po připojení napájení	bit 0 je OC 1 ... bit 7 je OC 8
	8 MSB	R, W RAM	rezerva	

Revize:

10.2.2009 ver. 100

Výchozí verze po rozdělení celkové MB mapy.