

MIDAM 315 modbus – 8 SSR výstupů – MANUÁLNÍ OLÁDÁNÍ

- **najednou lze vyčíst maximálně 13 wordů (tj. 26byte)**
- **bitově lze adresovat prvních 208 bitů (tj. celý rozsah lze bitově adresovat)**

název	adresa	typ	popis	poznámka
modul LSB	1 LSB	R	identifikace modulu spodní byte	modul má identifikaci 0031hex
modul MSB	1 MSB	R	identifikace modulu vrchní byte	
firmware LSB	2 LSB	R	verze firmware spodní byte	verze FW (v dec vyjádření) vždy odpovídá verzi tohoto dokumentu; např: FW 13h (19dec) = dokument V 01900 první 3 číslice verze FW druhé 2 číslice revize dokumentu
firmware MSB	2 MSB	R	verze firmware vrchní byte	
status LSB	3 LSB	R, W RAM	status modulu spodní byte bit 0 – povolí zápis do eeprom	
status MSB	3 MSB	R	status modulu vrchní byte bit 0 - 0 normal mode - 1 init mode bit 1 - 1 při dalším zápisu dat do paměti, která se ukládá do eeprom se všechna data zapíšou do eeprom - 0 při dalším zápisu dat se přijatá data zapíšou pouze do RAM bit 2 bit 3 bit 4 - 0 bit 5 - 1 bit 6 - 0 bit 7 - 1	
adresa	4 LSB	R,W eeprom	adresa modulu	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna adresy až po restartu)
baud rate (přenosová rychlost)	4 MSB	R,W eeprom	komunikace bez parity 10dec ... 1 200bps 11dec ... 2 400bps 12dec ... 4 800bps 13dec ... 9 600bps 14dec ... 19 200bps 15dec ... 38 400bps 16dec ... 57 600bps 17dec ... 115 200bps	!! POZOR !! změna se projeví až po restartu zařízení (nastavení registru proběhne hned změna rychlosti až po restartu)

SSR	5 LSB	R, W RAM	zapínání/vypínání SSR výstupů	bit 0 je SSR 1 bit 1 je SSR 2 bit 2 je SSR 3 bit 3 je SSR 4 bit 4 je SSR 5 bit 5 je SSR 6 bit 6 je SSR 7 bit 7 je SSR 8
	5 MSB	R, W RAM	rezerva	
SSR com	6 LSB	R,W eeprom	0 – na jednotlivých bitech odpovídajících SSR znamená, že při nekomunikaci se nic neděje 1 – na jednotlivých bitech odpovídajících SSR znamená, že při nekomunikaci se nastaví na výstup hodnota v byte SSR state	bit 0 je SSR 1 ... bit 7 je SSR 8
SSR state	6 MSB	R,W eeprom	SSR se sepnou nebo rozepnou (stav udávají odpovídající bity) jestliže modul nebyl stanovený čas dotázan a v proměnné SSR com je u příslušného bitu nastavena 1	bit 0 je SSR 1 ... bit 7 je SSR 8
SSR time	7 LSB	R,W eeprom	času [s] po kterém při nekomunikaci dojde k nastavení SSR do požadovaného stavu	je-li hodnota nastavena na 0 tak se při nekomunikaci nic neděje
SSR start enable	7 MSB	R,W eeprom	povolení nastavení SSR při startu 0 – na jednotlivých bitech odpovídajících SSR znamená, že při startu procesoru s jednotlivými relátkami nic neděje 1 – na jednotlivých bitech odpovídajících SSR znamená, že při startu procesoru se relátka nastaví dle hodnot v byte SSR start	bit 0 je SSR 1 ... bit 7 je SSR 8
SSR start	8 LSB	R,W eeprom	stav SSR po připojení napájení	bit 0 je SSR 1 ... bit 7 je SSR 8
	8 MSB	R, W RAM	rezerva	
manual	9 LSB	R eeprom	manuální / automatický mód 0 – odpovídající vstup je v automatickém (dálkově řízeném) módu 1 – odpovídající vstup je v manuálním módu	bit 0 je SSR 1 ... bit 7 je SSR 8
manual value	9 MSB	R eeprom	ručně nastavená hodnota 0 – odpovídající vstup ručně nastaven jako vypnutý 1 – odpovídající vstup ručně nastaven jako zapnutý	bit 0 je SSR 1 ... bit 7 je SSR 8
up time 1	10 LSB	R		LSB
up time 2	10 MSB	R		

up time 3	11 LSB	R	čas v [s] chodu modulu od připojení napájení nebo od resetu modulu	
up time 4	11 MSB	R		MSB
number EE values 1	12 LSB	R	počet zápisů do eeprom – adresa, BR, rozsah ...	počítadlo 0 ... FFFEh, počítadlo nerotuje dokola, zastaví se na hodnotě FFFEh
number EE values 2	12 LSB	R		
number EE state 1	13 LSB	R	počet zápisů do eeprom – state (stavy tlačítek auto / manual, on / off)	počítadlo 0 ... FFFEh, počítadlo nerotuje dokola, zastaví se na hodnotě FFFEh
number EE state 2	13 LSB	R		

Revize:

6.2.2014 V 00100

Výchozí verze modbusové mapy